[redacted]

ANTONIO ABRAMO

CURRICULUM VITAE

Il sottoscritto Antonio Abramo autorizza il trattamento di tutti dati personali qui di seguito riportati ai sensi del Decreto Legislativo 30 giugno 2003, n. 196 “Codice in materia di protezione dei dati personali”.

INDICE

CRONOLOGIA ESSENZIALE **3**

ESPERIENZE INTERNAZIONALI **3**

ATTIVITÀ DIDATTICA **3**

CURRICULUM VITAE

Antonio Abramo è Professore Associato di Elettronica presso l'Università degli Studi di Udine.
Laureato in Ingegneria Elettronica e Dottore di Ricerca della medesima disciplina presso l'Università degli Studi di Bologna, prima di stabilirsi definitivamente a Udine ha avuto esperienze professionali sia in aziende private e, successivamente, di ricerca presso l'Intel Corporation, Santa Clara (CA), USA (1992), gli AT&T Bell Laboratories, Murray Hill (NJ), USA (1993-94), il Dipartimento di Fisica dell'Università degli studi di Modena (1995-97), il Center for Integrated Systems, Stanford University, Stanford (CA), USA (2000).
Nella corso della sua carriera professionale si è sempre occupato dello studio e dell'applicazione delle tecnologie digitali al mondo produttivo, sia per quanto riguarda lo studio dei dispositivi elettronici, mattone fondamentale delle moderne tecnologie di integrazione sul silicio, sia per quanto attiene alle applicazioni nel campo dell'Internet of Things e dell'Intelligenza Artificiale, sia in ambito industriale che dei servizi al cittadino.
Già Delegato del Rettore dell'Università degli Studi di Udine per la brevettazione e, successivamente, per il trasferimento tecnologico, è stato per quasi un decennio Direttore di Ricerca di ETHLab, la società di ricerca del Gruppo Eutorech, nonché membro permanente del Tavolo Tecnico per la creazione del Competence Center Industria 4.0 del Triveneto denominato SMACT.
Attualmente è componente del Comitato Tecnico Spin-off dell'Università degli Studi di Udine e membro del Comitato Tecnico di Valutazione della Regione Autonoma Friuli Venezia Giulia per la valutazione tecnica delle richieste di finanziamento regionali per la ricerca e lo sviluppo industriali.
Autore di svariate decine di pubblicazioni scientifiche su riviste e congressi internazionali del settore elettronico, svolge attività didattica presso il Corso di Studi di Ingegneria Elettronica dell'Università di Udine.

CRONOLOGIA ESSENZIALE

2020 -	Membro del Comitato Tecnico Spin-off dell'Università di Udine
2017 - 2019	Delegato del Rettore al Tavolo Tecnico per la creazione del Competence Center Triveneto di I4.0
2017 - 2018	Delegato del Rettore per il Trasferimento della Conoscenza
2017 - 2019	Membro designato del Comitato di Gestione della Fondazione Rino Snaidero
2017 -	Membro del Comitato Tecnico di Valutazione Regione Friuli-Venezia Giulia
2016 - 2017	Delegato del Rettore per i Brevetti
2013 - 2016	Membro della Commissione Tecnica Brevetti dell'Università degli Studi di Udine
2008 - 2018	Direttore di Ricerca - ETH Lab, Eurotech Group (http://www.eurotech.com)
2008 - 2013	Direttore Scientifico - PTLab, Agemont, (http://www.pervasivelab.agemont.it)
2000 -	Professore Associato di Elettronica, Università degli Studi di Udine
1997 - 2000	Ricercatore di Elettronica, Università degli Studi di Udine
1995 - 1997	PostDoc - Dipartimento di Fisica - Università degli Studi di Modena
1995	Ph.D. in Ingegneria Elettronica - Università degli Studi di Bologna
1990	Inizio attività scientifica - DEIS, Università degli Studi di Bologna
1987	Laurea in Ingegneria Elettronica (magna cum laude) - Università degli Studi di Bologna
1962	Nato a Bologna il 16 agosto 1962

ESPERIENZE INTERNAZIONALI

2000	Visiting Professor, Center for Integrated Systems, Stanford University, Palo Alto (CA), USA
1993 - 1994	Visiting Scholar, Technology Research Department, AT&T Bell Labs, Murray Hill (NJ),USA
1992	Summer Job, Technology CAD Group, Intel Corporation, Santa Clara (CA), USA
1991	Visiting Scholar, Technology Research Department, AT&T Bell Labs, Murray Hill (NJ),USA

ATTIVITÀ DIDATTICA

Sistemi Immersi, Architetture e Algoritmi Paralleli, Quantum Electronics and Computing, Digital Design.